



Architecture de ordis



Présentation

Objectifs

L'objectif de ce module est de donner aux étudiants les connaissances de base pour la réalisation des circuits électroniques, la compréhension de l'architecture des ordinateurs, ainsi que les bases de l'algorithmique et de la programmation bas niveau assembleur.

Heures d'enseignement

CM	Cours Magistral	21h
TD	Travaux Dirigés	12h
TP	Travaux Pratiques	8h

Modalités de contrôle des connaissances

Évaluation initiale / Session principale

Type d'évaluation	Nature de l'évaluation	Durée (en minutes)	Nombre d'épreuves	Coefficient de l'évaluation	Note éliminatoire de l'évaluation	Remarques
CC (contrôle continu)	CC : Ecrit et/ou Oral			2		
CC (contrôle continu)	Epreuve pratique			1.5		